

新思科技

Workshop on Synopsys ARC Processor with TensorFlow Lite

活動日期：2022年3月26日 09:30~17:30

活動地點：國立清華大學校本部（新竹市光復路2段101號）

AI串聯，創造無限！

活動目的：

本工作坊邀請大專校院學生（含研究所）一起參與，以新思科技 DesignWare ARC® EM Processor 為基礎，由新思科技專業技術團隊親自帶領學員，使用最新的 ARC EM9D AIoT 開發板，學習 ARC 處理器的核心技術，結合 Google TensorFlow Lite，針對軟硬體周邊與 AI 應用進行整合，學習最夯的智慧物聯網（AIoT）技術！

活動時間 2022年3月26日（週六）09:30~17:30

報名日期 即日起至 3/20 晚間 23:59 為止

活動網址 <https://arc.synopsys.com.tw/EventDetail/4>



報名方式

- ◆ 採用小組方式報名，每組限同校 2~4 人，並推派一人為組長代表報名。
- ◆ 招收正取100人，備取10人。
- ◆ 其他詳情請洽活動網址

適合對象

- ◆ 國內大專校院電機、電子、資工等相關科系在學生，以大三、大四與研究所優先。
- ◆ 曾修習過嵌入式系統等相關課程或具備基礎程式語言等先備知識技能。

聯絡窗口：

ARC工作坊小組 電子信箱：yinglun@synopsys.com

主辦單位：新思科技

協辦單位：國立清華大學電機工程學系